

Etude de méthodes de Métrologie Virtuelle.

Stage de Master 2 ou stage de fin d'études d'ingénieur

Projet Européen INTEGRATE (Integrated Solutions for Agile Manufacturing in High-mix Semiconductor Fabs)

Encadrants : Sophie Lambert-Lacroix (TIMC-IMAG, Grenoble) et François Pasqualini (STMicroelectronics, Crolles)

Laboratoire : TIMC-IMAG, Faculté de Médecine, 38 506 La Tronche cedex.

Durée : 5 mois (début : printemps 2013).

Collaboration Industrielle : STMicroelectronics (site Crolles).

Ces travaux de recherche seront conduits en collaboration avec le partenaire industriel STMicroelectronics (sites de Crolles). Le stagiaire travaillera sur les deux sites : STMicroelectronics et le Laboratoire TIMC-IMAG.

Intégration dans un projet Européen : Ces travaux de recherches font partie d'un Projet Européen INTEGRATE.

Présentation du sujet et des Objectifs :

La métrologie virtuelle (VM, Virtual Metrology) a pour objectif de remplacer des mesures physiques difficiles et/ou coûteuses par des prédictions des résultats de ces mesures ; ces prédictions sont effectuées à l'aide de modèles. Ainsi, ces modèles pourront prédire le résultat d'une étape de fabrication à partir de données relatives au procédé mis en œuvre à cette étape, et à partir des résultats obtenus par les étapes de fabrication précédentes. L'objectif de ce stage est de comparer plusieurs méthodes de métrologie. Ce stage pourrait être éventuellement suivi d'une thèse (financée par le projet Européen INTEGRATE).

Profils possibles du candidat :

Master 2 ou diplôme d'ingénieur dans les domaines des mathématiques appliquées et Statistiques. Une bonne maîtrise des outils informatiques est souhaitée.

Dossier de Candidature :

Adresser par courrier électronique à Sophie Lambert-Lacroix (Sophie.Lambert@imag.fr) un CV et une lettre de motivation, la liste de cours suivis.